1-8

原码 反码 补码

1. +0 00000000B 00000000B 00000000B

-0 10000000B 11111111B 00000000B

1. 11111111B 10000000B 10000001B
2. 01111111B 01111111B 01111111B
3. 10101111B 11010000B 11010001B
4. 01111110B 01111110B 01111110B
5. 11111110B 10000001B 10000010B
6. 10000000B
7. 01000100B 01000100B 01000100B

1-11

转化成十进制是97，BCD码认为是61， 在ASCII码中表示字母‘a’。

1-19

逻辑地址：段基地址：段内偏移地址。 这种形式称为逻辑地址，就是以段地址（取前16位）作为参考，段内偏移地址（后四位）作为偏移量来表示地址。

物理地址：在处理器中每个存储位置都有一个唯一的20位编号，这是物理地址。

1-21

DS。 允许。 用段超越进行实现。要求：数据存放比较灵活，只需要明确指出是那个逻辑段即可。

2-2

1. ax和dl 的类型不匹配，前者是字，后者是字节
2. IP 是不能被赋值的，IP是禁止用户访问的
3. es表示的是附加段，立即数是不允许直接传给段寄存器的
4. es,ds都是段寄存器，段寄存器之间是禁止传送的
5. 300已经超出了al所能存储的极限,操作数的类型已经不匹配了.
6. sp 是指向堆栈段的寄存器指针，是不能够用[sp]来表示地址的
7. di 指的是地址，在这里不能够用见简单的加法，将地址加上去来表示,可以用[bx+di]表示。
8. 20h是一个立即数，不是存储单元或者寄存器，不能够作为目的操作数。

2.3

lea bx,table ; 获得table的地址，并赋值给bx 此时bx = 200H

mov al,8 ;将8赋值给al,此时al = 8

xlat ;将以bx为首地址al为偏移量的地址单元的内容赋值给al,相当于是将8找到对应的格雷码 al = 12H

2.10

1. XCHG 指令是是两个寄存器，寄存器和内存变量之间内容的交换指令，两个操作数的数据类型要相同。立即数不是寄存器或者内存变量，不能作为该指令的操作数
2. CS是不能直接被赋值的。
3. 两个存储单元之间不能同时作为源操作数和目的操作数。
4. PUSH的对象是字，而AL只是一个字节
5. DS是段寄存器，adc的操作数不是段寄存器
6. ADD后边的存储单元没有指定是字节还是字
7. 存储单元没有指定是字还是字节
8. ROR 指令当需要进行右移超过一位的指令的时候，应该用CL进行存储移动的位数